

⑨ 日本国特許庁 (JP) ⑩ 特許出願公開
⑪ 公開特許公報 (A) 昭57-157293

⑫ Int. Cl.³ 識別記号 痢内整理番号 ⑬ 公開 昭和57年(1982)9月28日
G 10 G 1/00 6912-5D
G 09 B 15/00 6548-2C
発明の数 1
審査請求 未請求

(全 8 頁)

⑫ 電子楽器の押鍵指示装置

⑬ 特 願 昭56-42753
⑭ 出 願 昭56(1981)3月23日
⑮ 発明者 川里由子
東京都西多摩郡羽村町栄町3丁

⑯ 出願人 カシオ計算機株式会社
社羽村技術センター内
東京都新宿区西新宿2丁目6番
1号

明細書

1. 発明の名称

電子楽器の押鍵指示装置

2. 特許請求の範囲

(1) 演奏操作に応じて所定の楽音を電子的に発生する電子楽器に於て、鍵に対応する複数の表示体と、所望の楽曲を構成する各楽音の音階データ及び音長データを予め記憶する記憶手段と、この記憶手段に記憶されている各音階データ及び各音長データを所定の順序に従って演奏操作に応じて更新指定する指定手段と、上記指定手段で指定された音階データを読み出す読み出し制御手段と、上記各表示体のうち上記読み出し制御手段から読み出される音階データに対応する鍵の表示体をその他の表示体と区別表示し、且つ上記指定された音長データに応じた時間経過後上記区別表示を停止せしめる表示制御手段と、上記音長データに応じた時間経過後当該楽音の放音出力を停止せしめる音声出力制御手段とを具備したことを特徴とする電子楽器の押鍵指示装置。

(2) 上記電子楽器に於て、上記表示制御手段は押鍵中の鍵の表示体を上記音長データに基づく時間区別表示すると共に、次に押鍵すべき鍵の表示体を同時に区別表示するようにしたことを特徴とする特許請求の範囲第1項記載の電子楽器の押鍵指示装置。

3. 発明の詳細な説明

この発明は、演奏操作に応じて所定の楽音を電子的に発生する電子楽器に於て、演奏者に押鍵すべき鍵を指示する押鍵指示装置に関する。

一般に、電子楽器の演奏には高度の技術が要求されるために、初心者は鍵の配置状態を覚え、リズムに合せて感覚的に押鍵できる程に練習を積まなければならぬ。しかし、初心者は楽譜を十分に読めないことが多く、また読めたとしても押鍵すべき鍵を1つずつ探ししながら演奏を行うために、押鍵すべき鍵を買って他の鍵を操作したり、所定リズムに合せて押鍵できなかったりする等、練習成績の飛躍的な向上を期待することはできなかつた。

この発明は、上記事情に基づいてなされたもので、その目的とするところは、所望する楽曲を構成する一連の楽音の音階データと音長データを予め記憶させ、この音階データに基づき、各機に対応配設された表示体を順次表示して押鍵すべき鍵を指示し、且つこの音階音が上記音長データに基づく時間放音されると上記表示を停止すると共に当該音階音の出力を停止するようにした電子楽器の押鍵指示装置を提供することにある。

以下、この発明を図面に示す実施例に基づいて具体的に説明する。第1図は、この発明を適用した電子鍵盤楽器の外観を示したものである。この電子楽器の機体1上には、複数の鍵を配設した鍵盤2、操作部8、放音部4が設けられ、また機体1内には第2図の電気回路等を構成するL8I部品、スピーカー(図示せず)等が配設されている。また、操作部8上には通常演奏を指定するNORMALモードと、所望の楽曲を構成する一連の音階データ、音長データを後述するメモリに書き込む際にその書き込みを指定するWRITEモード

と、上記RAMに書き込まれた音階データ及び音長データの読み出しを指定するREADモードとに切替えるスライド式のモード切替スイッチ5、音色指定スイッチ群6、リズム指定スイッチ群7、ボリュームスイッチ8等が設けられている。また、鍵盤2の近傍における各機の対向位置には、各機に対応する複数の表示体9が配設されている。これら各表示体9は、例えば、発光ダイオードによって構成されており、その点灯によって対向する鍵を操作すべきことを指示するものである。

次に、第2図を参照して本実施例の主要な回路構成を説明する。第2図中符号10は入力部であり、この入力部10は鍵操作時に鍵操作信号K8をキー入力制御部11に与える。このキー入力制御部11はCPU(中央処理装置)12の制御に基づき、入力制御をするもので、通常演奏(NORMALモード)時あるいは書き込み(WRITEモード)時には、スイッチ5の出力により、当該音階音を指定する音階、オクターブコードを楽音出力ポート18に転送し、楽音発生部14によ

- 8 -

- 4 -

り楽音信号を発生させるようになっている。

また、このキー入力部11は、読み出し時(READモード)においては、後述するXレジスタ15と、Yレジスタ16との出力が供給され、鍵盤2の操作により得られる鍵操作信号K8とこのXレジスタ15、Yレジスタ16の内容とが一致するか否かを判断し、その結果をCPU12に転送して表示体9の点灯表示の制御を行うようになっている。

第2図中符号17は音長メモリ18、音高メモリ19のアドレスを指定するアドレスレジスタ(アレジスタ)で、CPU12から「+1」指令、クリア指令が供給されるようになっている。そして、このアドレスレジスタ17にてアドレス指定される音長メモリ18、音高メモリ19は、例えればRAM(ランダムアクセスメモリ)より成っており、CPU12からのリード/ライト信号R/Wによって、CPU12からのデータを入力記憶するか、記憶内容を次々Zレジスタ20、Yレジスタ16に転送するか制御される。

しかしして、WRITEモードでは音長メモリ18及び音高メモリ19は、鍵盤2の操作により選択して入力される楽音の音長データ及び音階データがCPU12から与えられて記憶する。

上記音長メモリ18出力は、上記レジスタ20にCPU12からの制御信号I1により読み込まれ、このZレジスタ20の内容はCPU12へ転送されて、後述する音長時間のカウント制御に用いられる。また、音高メモリ19の出力はYレジスタ16にCPU12からの制御信号I2により読み込まれ、その内容は、キー入力制御部11、Xレジスタ15及び楽音出力ポート18に転送され、更にLEDドライバ21にも転送される。

即ち、Xレジスタ15には、一度Yレジスタ16に読み込まれた音階データがCPU12からの制御信号I3の出力時にXレジスタ15に記憶される。そして、LEDドライバ21には、このXレジスタ15の内容とYレジスタ16の内容とが供給され、CPU12からの制御信号I4に基づき表示体9が選択的に点灯制御されるようになる。

- 5 -

-744-

- 6 -

また、楽音出力ポート 1 8 には、CPU 1 2 からの制御信号 I 1 によってキー入力制御部 1 1 からの音階コードあるいはYレジスタ 1 6 からの音階コードを読み込み、楽音発生部 1 4 に転送するか否かが制御されるようになる。

次に、上記実施例の動作を第 8 図～第 10 図を参照して説明する。まず、所望の楽曲を構成する一連の音階データ及び音長データを書き込む場合の動作について説明する。なお、第 8 図に示す楽曲を書き込む場合を例にあげて具体的に示す。まず、外部スイッチ（図示せず）を操作してアドレスレジスタ 1 7 をリセットし、その内容を「0」とする初期状態に設定しておく。そして、モード切替スイッチ 5 を R B A D モードに切替えるとメモリ 1 8、1 9 は CPU 1 2 からの信号 R 4 に従って書き込みの指定を受ける。次いで、楽曲を構成する一連の楽音を第 1 番目の楽音から順次楽譜から読み取り、その音階に対応する鍵をその音符の長さだけ操作する。この場合、第 8 図に示すように、第 1 楽音は音階 B 4 であるから、音階

B 4 の鍵を操作すると、CPU 1 2 から出力される音階 B 4 を表わす音階データは、音高メモリ 1 9 の 0 番地のエリアに書き込まれる。その後、音階 B 4 の鍵を離脱すると、その時間長即ち 2 分音符の長さを表わす音長データが音高メモリ 1 8 の 0 番地に書き込まれる。そして、アドレスレジスタ 17 の内容は CPU 1 2 からの「+1」信号によって「1」に更新される。次いで、第 2 楽音は音階 G 4 であるから、音階 G 4 の鍵を 4 分音符の長さで操作すると、音階 G 4 を表わす音階データが音高メモリ 1 9 の 1 番地のエリアに書き込まれると共に音長データが音高メモリ 1 8 の 1 番地に書き込まれる。そしてアドレスレジスタ 1 7 の内容が「2」に更新される。以下、同様に音階を読み取って、音階に対応する鍵をその音符だけ操作すると、操作鍵に対応する音階データが、音高メモリ 1 9 の音階データ部順次書き込まれるので、音高メモリ 1 9 の内容は第 4 図に示す如くとなり、また音長メモリ 1 8 の内容は第 7 図に示す如くとなる。

すなわち、1 2 音階 C ～ B は第 5 図に示すよう

- 7 -

に、4 ビットのコードに対応づけられており、また、第 1 オクターブ～第 8 オクターブは、第 6 図に示すように、8 ビットのコードに対応づけられている。

また、各音長は第 8 図に示す如くコード化される。なお、実際に鍵盤操作で音長を入力する為、このコードは、すこしづつ各音階によって異なつてくるが、第 7 図には、この第 8 図の如くコード化した場合について示してある。

このようなメモリ 1 8、1 9 に対する楽音データの書き込み操作中に於ては、通常演奏の如く、押鍵に対応する楽音が放音される。

そして、メモリ 1 8、1 9 に対する書き込み操作が終了したら、外部操作でアドレスメモリ 1 7 をリセットし、その内容を「0」とする初期状態に設定しておく。

しかして、モード切替スイッチ 5 を R B A D モードに切替えると、メモリ 1 8、1 9 は読み出し可能状態となり、また、LED ドライバ 2 1 は動作可能状態となる。

- 8 -

そして、この R B A D モードにおいては第 9 図に示す如きフローチャートに従って動作する。先ずステップ S 1 : IC で、アドレスレジスタ 1 7 の内容によりアドレス指定される音高メモリ 1 9 の内容今後の導入「0 0 1 1 0 0 1」が Y レジスタ 1 6 に転送される。そして、その内容は CPU 1 2 からの制御信号 I 1 によって Y レジスタ 1 6 に記入される。その結果、LED ドライバ 2 1 にその情報が送られ制御信号 I 4 によって音高 B 4 の表示段 9 を点灯制御するようになる。（第 10 図参照）。

そして次に、ステップ S 2 : IC に読み、音長メモリ 1 8 の内容「0 0 0 1 1 0 0」を Y レジスタ 2 0 に CPU 1 2 からの制御信号 I 1 により記入させる。

そして、次にステップ S 3 : IC に読み、Y レジスタ 1 6 からキー入力制御部 1 1 に与えられる音階データと同一の鍵、即ち B 4 の鍵が押下操作されたか否かが検出される。即ち、キー入力制御部 1 1 は鍵盤 2 からの鍵操作信号 K 8 と Y レジスタ 1 6 から転送されてくる音階データとを比較検出する

- 9 -

-745-

- 10 -

そして、機能で、今の場合音階B₄の鍵が操作された場合に限りステップS₄に進むが、該つ他の鍵が操作された場合、あるいは何ら鍵操作が行わぬ場合は、ステップS₁の状態を保持する。

従つて、演奏者は、先ず表示体⑨に対応する鍵B₄を押圧操作するように指示される。そこで、演奏者が鍵B₄を押圧操作すると、ステップS₄に進み、Yレジスタ16の内容を楽音出力ポート18にCPU12からの制御信号I₆により読みませ、その内容に基づく音階音B₄を楽音発生部14から出力するようになる。

そして、このステップS₄に続き、ステップS₁に進む。このステップS₁ではYレジスタ16の内容をXレジスタ16に転送せしめ入力する。そして、Xレジスタ16の内容はLBDドライバ21に送出されるので、鍵B₄に対応する表示体⑨の表示は緩慢する。

次にステップS₆に進み、アドレスレジスタ17の内容をインクリメントして「1」とする。そし

て次のステップS₇にて、上記ステップS₆にて歩進されたアドレスの音高メモリ18の内容「00010001」即ち音階G₄をYレジスタ16に記憶させる。その結果、LBDドライバ21には、上述したXレジスタ16からの内容即ちB₄と、Yレジスタの内容即ちG₄とが与えられ、2つの表示体⑨が第10回に示す如く点灯されることになる。

従つて、演奏者は、現在押鍵している鍵B₄に対応する表示体⑨と、次に押鍵すべき鍵G₄に対応する表示体⑨とが点灯されることにより、次の押鍵が指示されることになる。

そして、次にステップS₈に進み、Zレジスタ20の内容をCPU12に読みませ、この内容からダウンカウントを行わせる。即ち、このステップS₈は、音長をカウントすることになる。しかして、今の場合、Zレジスタには音階B₄の音長データ「0001100」が記憶されており、この長さ、即ち2分音符の長さがカウントされる。そして、このステップS₈において、順次ダウン

- 1 1 -

- 1 2 -

カウントされて得られる値が0でなければ、ステップS₉に進み、Xレジスタ16の内容に対応する音階B₄の鍵がオフされたか否かキー入力制御部11にて検出される。そして、現在押鍵中の鍵B₄がオフされなければ、再びステップS₁にもどる。

しかし、今の場合2分音符の長さが、このステップS₈とS₉においてカウントされた後も、鍵B₄がオンされていると、次にステップS₁₀に進み、CPU12から楽音出力ポート18に制御信号I₆、LBDドライバ21に制御信号I₄を送出し、現在発音されている音階音B₄を出力停止すると共に、Xレジスタ16から与えられている音階データで指定される音階B₄の表示体⑨を消灯せしめる。

そして、このステップS₁₀の実行によって、たとえ、演奏者が音階B₄の鍵を操作していたとしても表示体⑨が消灯し、しかも楽音の報音が停止するので、次に点灯されている表示体⑨にて指示される鍵G₄を押鍵するように指示される。

そして、次にステップS₁₁に進み、音高メモリ18から全てのデータが読出されたか否か判断される。即ち、これはYレジスタ16から与えられるデータがエンドコードであるか否かがキー入力制御部11にて判定され、CPU12にその結果信号を送出して判断する。

しかし、今の場合、Yレジスタ16には、G₄の内容がセットされているので、このステップS₁₁に続けてステップS₁₂に進む。そして、このステップS₁₂において、音長メモリ18の内容「00110000」即ち4分音符のデータをZレジスタ20にセットし、ステップS₁₃に進む。

このステップS₁₃では、Yレジスタ16の内容の鍵、即ちG₄の鍵が操作されたか否かをキー入力制御部11で判定する。従つて、この鍵G₄が操作されるまでは、表示体⑨は1個だけ、即ちG₄に対応するものだけ第10回に示す如く点灯されていることになる。

しかし、この鍵G₄が押圧操作されると、次にステップS₁₄に進み、この鍵に対応する楽音の

報音を開始するようになり、以下同様にステップ S 1 ~ S 11、S 12 ~ S 14 をくり返し、音長メモリ 1 8 に記憶されている時間だけ当該楽音の放音をすることになる。

なお、ステップ S 1において、音符の長さをカウントしている間に当該鍵が離鍵されたならば、即座にステップ S 10 に移り、その楽音の出力を停止するようにしてある。これは、離鍵後も、当該楽音が、予め記憶した時間長だけ発音するようにはしないことによって、演奏上の不自然さをなくす様にした為である。勿論、離鍵した後も、予め設定した時間は必ず当該楽音を報音するようにすることも出来、それは、このステップ S 1 をなくせば良いことが容易にわかる。

このようにして、本実施例においては、押鍵すべき鍵に対応する表示体 9 を点灯駆動し、演奏者はこの点灯された表示体 9 に対応する鍵を押圧操作するよう誘導され、また、上記表示体 9 は、予め設定した時間順に音符の長さに対応する間は点灯され、その後は消灯され、同時に、強制的に

楽音の放音出力を停止するようにしてることにより、鍵の押圧時間もこの表示体 9 によって演奏者に指示されることになる。また、ある鍵の押鍵中は、当該鍵に対応する表示体 9 を点灯せしめ（併し、当該鍵の音符長の時間だけ点灯する）、しかも次に押鍵すべき鍵に対応する表示体 9 も同時に点灯せしめるようにしてことにより、次に弾くべき鍵も演奏者に指示されることになる。

なお、上記実施例に於ては、押鍵指示を点灯表示によって行うようになつたが、点滅表示等によって区別表示出来れば、その手段は問題ではない。また、その場合、例えば、押鍵中の鍵に対する表示体を点灯し、次に弾くべき鍵に対する表示体を点滅表示させるようにすることも出来る。

また、音階データ、音長データの書き込み時に、操作鍵に対応する表示体を点灯するようしても良い。また表示体を鍵内部に付設するようにしても良い。

更に、上記実施例に於ては、音階データ、音長データの書き込みを鍵盤操作で行うようにしたが、

- 1 5 -

- 1 6 -

特に音長データを正確に入力するには、音符長のスイッチ（例えば団、団、団等の押鍵スイッチ）を設けて入力するほか、磁気カード、磁気テープ、あるいはバーコードリーダ等によって外部入力することが好ましい。そのようにすれば、非常に正確なリズムによって演奏の練習が可能となる。

加えて、上記実施例に於ては、押鍵中には、現在押鍵中の鍵に対応する表示体と、次に弾くべき鍵に対応する表示体の両者を点灯表示するようになつたが、必ずしも次に弾くべき鍵の表示体を押鍵中に点灯する必要はない。

以上詳述した如く、本発明は、予め所望の楽曲を構成する一連の楽音の音階データ及び音長データを記憶させ、この楽曲を演奏する際に、押鍵すべき鍵を表示体の区別表示にて指示し、しかも、押鍵中は、当該楽音の音長データに応じた時間だけ上記区別表示を行ない、その後は、上記区別表示を停止するようになつた為、初心者でも表示体の区別表示によって順次弾くべき楽音の音階と音長が指示され、特に応する音長時間の経過後は、

当該楽音の放音出力をも停止するようになつた為、明確に楽曲のリズムが把握出来、練習成果が飛躍的に向上することになる。

4 図面の簡単な説明

図面は本発明の一実施例を示し、第 1 図は、この発明を適用した電子鍵盤楽器の外観斜視図、第 2 図はその回路構成図、第 3 図は楽器の一例を示す図、第 4 図は音高メモリの記憶内容を示した図、第 5 図は音階とコードとの対応関係を示した図、第 6 図はオクターブとコードとの対応関係を示した図、第 7 図は音長メモリの記憶内容を示した図、第 8 図は音符とコードとの対応関係を示した図、第 9 図は R B A D モードの動作を説明する為のフローチャート、第 10 図は、鍵盤操作で押鍵指示が進行する状態を示した図である。

…鍵盤、 5 …モード切替スイッチ、
9 …表示体、 10 …入力部、
11 …キー入力制御部、 12 …CPU、
13 …楽音出力ポート、 14 …楽音発生部、
15 …音長メモリ、 16 …音高メモリ、

- 1 7 -

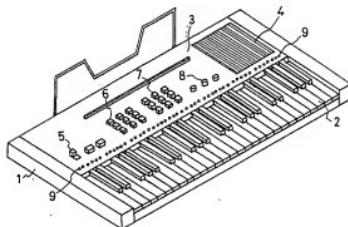
- 747 -

- 1 8 -

特許出願人

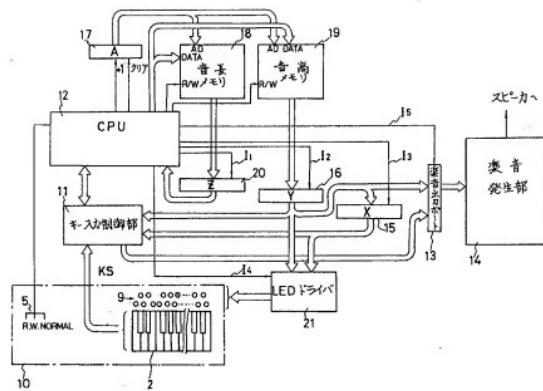
カシオ計算機株式会社

第1図



- 19 -

第2図



第 4 図

第 3 回

河は呼んでいる

	者	所	マサノ
D ₀	0	0	1
D ₁	0	1	0
D ₂	1	0	0
D ₃	1	0	1
D ₄	1	1	0
D ₅	1	1	0
C ₀	0	0	1
C ₁	0	1	0
C ₂	1	0	0
C ₃	1	0	1
C ₄	1	1	0
B ₀	0	0	1
B ₁	0	1	0
B ₂	0	0	1
B ₃	0	1	0
B ₄	1	0	0
A ₀	0	1	0
A ₁	0	0	1
A ₂	0	0	1
A ₃	0	1	0
A ₄	0	0	1
G ₀	0	0	1
G ₁	0	1	0
G ₂	0	0	1
G ₃	0	1	0
G ₄	1	0	0
A ₀	0	0	1
A ₁	0	1	0
A ₂	0	0	1
A ₃	0	1	0
A ₄	1	0	0
C ₀	0	0	1
C ₁	0	1	0
C ₂	0	0	1
C ₃	0	1	0
C ₄	1	0	0
B ₀	0	0	1
B ₁	0	1	0
B ₂	0	0	1
B ₃	0	1	0
B ₄	1	0	0
A ₀	0	0	1
A ₁	0	1	0
A ₂	0	0	1
A ₃	0	1	0
A ₄	1	0	0
G ₀	0	0	1
G ₁	0	1	0
G ₂	0	0	1
G ₃	0	1	0
G ₄	1	0	0

第 7 回

第 5 回

音階	コード
C	I 0 0 0
C#	0 1 0 0
D	I 1 0 0
D#	0 0 1 0
E	I 0 1 0
F	0 1 1 0
F#	I 1 1 0
G	0 0 0 1
G#	I 0 0 1
A	0 1 0 1
A#	I 1 0 1
B	0 0 1 1

第 6 図

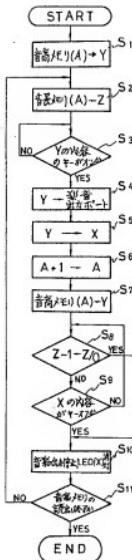
オクターブ	コード
1	I 0 0
2	0 1 0
3	1 1 0
4	0 0 1
5	1 0 1
6	0 1 1
7	1 1 1
8	0 0 0

B ₄	0	0	0	1	0	0
G ₄	0	0	1	0	0	0
B ₄	0	1	0	0	0	0
G ₄	0	0	1	0	0	0
B ₄	0	1	0	0	0	0
A ₄	0	0	1	0	0	0
B ₄	0	1	0	0	0	0
A ₄	0	0	1	0	0	0
G ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
A ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
G ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
G ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
A ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
C ₅	0	0	1	0	0	0
A ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
G ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
A ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
C ₅	0	0	1	0	0	0
A ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
G ₄	0	0	0	0	0	0
B ₄	0	0	0	0	0	0
D ₆	0	0	1	0	0	0

第 8 図

音名	コード
j	1 0 0 0 0 0
j	0 1 1 0 0 0
d	0 0 0 1 0 0
d	0 0 0 0 1 0
o	0 0 0 0 0 1
o	1 0 0 0 1 0 0
j	0 1 0 0 1 0 0
d	0 0 0 1 0 0 1 0
o	0 0 0 0 1 0 0 1

第 9 図



第 10 図

